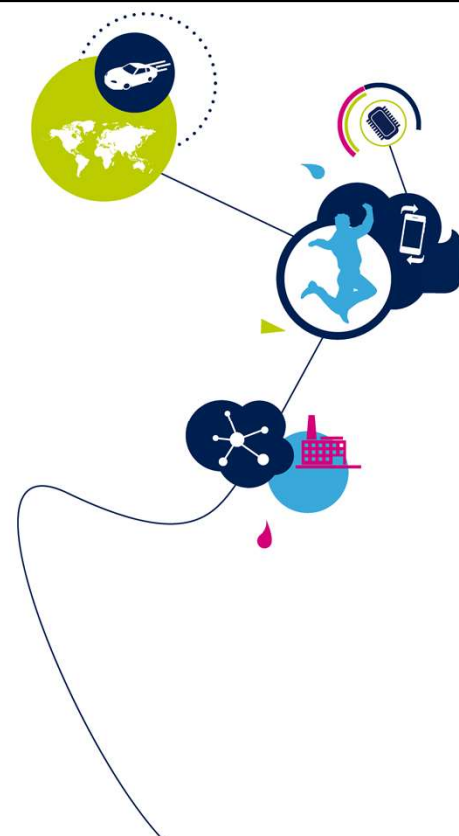


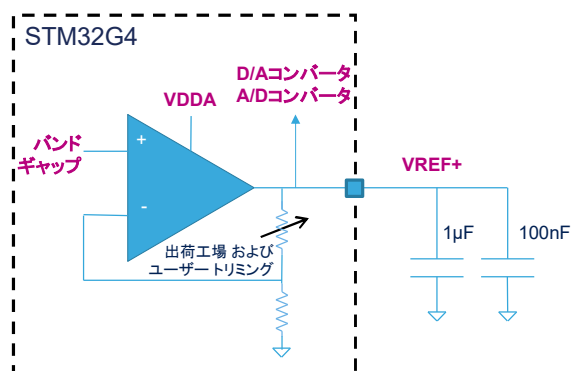
STM32G4 - VREFBUF

電圧リファレンス・バッファ

1.0版



こんにちは、STM32G4 電圧リファレンスバッファのプレゼンテーションへようこそ。
ここでは、オンチップ基準電圧を生成するブロックの主な機能について説明します。



- アナログ基準電圧を供給
 - A/Dコンバータ、D/Aコンバータ用2.9 / 2.5 / 2.048Vの基準電圧
 - 基準電圧を供給し、低静止電流で最大 6.5mA の外部負荷をサポート

アプリケーションの利点

- 外部リファレンス電圧ICを準備する必要がない
- オンチップVREF : VDDAに独立したリファレンス電圧を供給することが可能



life.augmented

STM32G4 マイクロコントローラに内蔵されている VREF バッファは、A/D コンバータおよびD/Aコンバータの両方で使用するための内部バンドギャップ基準に基づく安定した電圧を供給します。

出力電圧は2.0、2.5または2.048Vにプログラム可能です。この出力電圧は、最大6.5 mAの外部負荷にもサポートします。内部 VREF バッファを使用する場合、外部バルクコンデンサとバイパスコンデンサが必要です。

このオンチップ基準電圧は、高価な外部のスタンドアロン基準電圧 IC を必要としないため、アプリケーションにメリットをもたらします。

スペースに制約のあるシステムの場合、アナログ電源を基準電圧として使用するのが一般的です。

代わりにこの VREF バッファを使用することで、たとえば VDDA 電源としてバッテリー出力を使用している場合など、アナログ電源が変化する場合でも安定した電圧を生成できます。

- VREF_CSレジスタのVRSEビットで制御される3つの電圧をサポート
 - VREFBUF_OUT1 \approx 2.048V、VDDA \geq 2.40Vが必要
 - VREFBUF_OUT1 \approx 2.5V、VDDA \geq 2.80Vが必要
 - VREFBUF_OUT1 \approx 2.9V、VDDA \geq 3.135Vが必要
- VREF+ ピン 内部リファレンス出力
 - 最大6.5mAの電流負荷、消費電流45 μ A(typ)
- VREF+ ピンには外付けでキャパシタが必要
- すべてのパッケージで使用できない(VREF+ VDDAでマルチプレクス製品あり)
- 出荷工場およびユーザ較正



2つのリファレンス電圧値を選択できます。

3つの選択可能なVREFBUF電圧のそれぞれはVDDA電源の最小値を意味します。

VREF+ ピンは最大 6.5 mA まで供給できます。

この場合、VDDA からの VREFBUF 消費電流は 45 μ A です。

電圧は外付けのコンデンサで保持されます。

32ピンパッケージでは、VREF+ピンがVDDAピンとマルチプレクスされているため、電圧リファレンスバッファは使用できず、無効にしておく必要があります。

- VREF_CSRでの ENVVビットとHIZビットを使用した設定

ENVV	HIZ	設定
0	0	VREFバッファ・オフ VREF+ ピンをVSSAIにプルダウン
0	1	外部電圧リファレンス・モード(デフォルト) <ul style="list-style-type: none"> • VREFバッファ・オフ • VREF+ピン・フローティング
1	0	内部電圧リファレンスモード <ul style="list-style-type: none"> • VREFバッファ・オン • VREFバッファ出力にVREF+ ピン接続
1	1	ホールドモード: <ul style="list-style-type: none"> • VREFバッファ・オン • VREF+ピン・フローティング > 電圧は外部コンデンサで保持

- VRR ビットは、出力が定義された値に達したときにセットされる



ENVVおよびHIZビットの設定に応じて、4つの異なるモードで内部電圧リファレンスを設定できます。

ENVVビットを設定してVREFBUF_CSRレジスタのHIZビットをクリアしVREFBUFバッファを有効にした後、ユーザーはVRRビットがセットされるまで待つ必要があります。これは、電圧リファレンス出力が期待値に達することを意味します。外部電圧リファレンスが実装されている場合、VREF+ ピンが入力になります。

VREFBUFを内部リファレンス電圧として使用する場合、VREF+ピンは出力になり、外部デバイスにこのリファレンスを提供します。

モード	説明
RUN	有効
SLEEP	有効
低電力RUN	有効
低電力SLEEP	有効
STOP 0/STOP 1	有効
STANDBY	パワーダウン状態 ペリフェラルは、STANDBYモード終了後に再初期化する必要がある



VREF バッファは、次の動作モードで有効です。: RUN、SLEEP、低電力RUN、低電力SLEEP、STOP 0/STOP 1
STANDBYモードとSHUTDOWN モードでは、VREF バッファはパワーダウンされ、これらのモードから復帰した後に再初期化する必要があります。

シンボル	状態	最小値	標準	最大値	単位
V_{DDA}	$V_{REF} = 2.048$	2.4		3.6	V
	$V_{REF} = 2.5$	2.8		3.6	V
	$V_{REF} = 2.9$	3.135		3.6	V
$V_{REF_OUT_ERROR}$	$V_{REF} = 2.048$	2.044	2.048	2.052	V
	$V_{REF} = 2.5$	2.496	2.500	2.504	V
	$V_{REF} = 2.9$	2.896	2.900	2.904	V
I_{LOAD}	Max. load current			6.5	mA
I_{VDDA}	$I_{LOAD} = 0 \mu A$		16	25	μA
	$I_{LOAD} = 500 \mu A$		18	30	μA
	$I_{LOAD} = 4 \text{ mA}$		35	50	μA
	$I_{LOAD} = 6.5 \text{ mA}$		45	80	μA
PSRR	DC	40	55		dB
t_{START}	$C_{LOAD} = 1.1 \mu F$		500	650	μs



この表は、VREF バッファのパフォーマンスパラメータを示しています

VREF バッファは 2.048 ボルト出力では 2.4 ~ 3.6 ボルト、2.5 ボルト出力では 2.8 ~ 3.6 ボルト、2.9 ボルト出力では 3.135 ~ 3.6 ボルトで動作します。

出力電流が 6.5mA でも、静止電流は非常に小さいレベルです

VREF バッファの未使用時には、VREF バッファを無効にできます。

再度有効にすると、500マイクロ秒後に再び使用可能になります。

DC 電源電圧変動除去比 (PSRR) は TYP で 55 dB です。

- このペリフェラルに関連するトレーニング資料は以下を参照してください。
 - アナログ・デジタル・コンバータ(A/D コンバータ)
 - デジタル・アナログ・コンバータ(D/A コンバータ)



STM32G4 の A/D コンバータ、D/Aコンバータはこの VREF バッファ出力を使用します。
これらのペリフェラルについての詳細は、トレーニングモジュールを参照してください。