

こんにちは。 STM32CubeMXコード生成ツールのプレゼンテーションへようこそ。 このツールの主な機能をカバーし、コードの設定と生成、コンパイ ルとデバッグ、およびSTM32ファミリのマイクロコントローラの消 費電力を推定する機能を紹介します。



この資料では特にSTM32G4シリーズのマイクロコントローラに関 するプレゼンテーションですが、STM32CubeMXはSTM32ファミリ 全体に共通のプラットフォームです。



STM32CubeMXアプリケーションは、ファームウェア、プロジェクト の初期構成をガイドするユーザー・インタフェイスを介して、 STM32マイクロコントローラを使用する開発者を支援します。 ピンの割り当て、クロックツリー、統合されたペリフェラルを構成し、 生成したプロジェクトの消費電力をシミュレートする手段を提供し ます。 また、STM32マイクロコントローラの豊富なデータライブラリを使

用します。

このアプリケーションは、開発者がMCUの機能と消費電力に関し て最適な製品を選択するのを助け、開発の初期段階を容易にす ることを目的としています。

## 主な機能

- ペリフェラルおよびミドルウェアの パラメータ
- 消費電力計算機能
- コード生成
  - ユーザ・コードをそのままに、コードの 再生成が可能
- コマンドラインおよびバッチ操作
   オプション
- ・プラグインで拡張可能

- MCUセレクタ
  - ファミリ、パッケージ、ペリフェラル、 メモリ・サイズでフィルタリング
  - 類似製品を検索
- ピンアウト・コンフィグレーション
  - 使用するペリフェラルを選択、ピンに対し GPIOと代替機能を割り当て
- NVICとDMAの設定
- クロックツリーの初期化
  - オシレータを選択、PLLとクロック分周器の 設定

ユーザー・インタフェイスは、適切なMCUを選択し、必要なペリ フェラルを選択し、ピン構成を割り当てるというワークフローを中 心に構築されています。 消費電力計算機能は、効率的なシステムの設計に役立ちます。

最後に、プロジェクトの初期化コードを生成し、ユーザーコードを そのままに再生成することもできます。

## インストール条件とセッティング STM32CubeMXはJavaREのインス Updater Settings × トールが必要 Connection Parameters Firmware Repository (ただし最新バージョンは不要) Repository Folder /STM32Cube/Repository/ リリースノートをチェックし、特定のバー C:/Users/ Browse ジョンや追加の要件を確認 Check and Update Settings O Manual Check マルチプラットフォーム・ツールは Windows、Linux、macOSで実行される Automatic Check Interval between two Checks (davs) 5 Data Auto-Refresh-O No Auto-Refresh at Application start インストール後、Alt+Sを押して Auto-Refresh Data-only at Application start GUIだけでなくCubeFWライブラリの O Auto-Refresh Data and Docs at Application start Interval between two data-refreshs (days) 3 アップデータの設定が必要 Cancel SWライブラリの保存場所を選択

STM32CubeMXインストーラをSTウェブサイトから無料でダウン ロードしてインストールします。

次に、[Settings]メニューで設定を行います。

- アップデータとライブラリのダウンロード用のメニュー(Alt +S)
- コード生成と開発ツールチェーンとの統合のためのメニュー (Alt+P)

注)ファームウェアを保存するレポジトリフォルダの保存場所は日 本語が含まれるアドレスは使用できません

このセットアップが完了すると、新しいプロジェクトを作成することが出来ます。



インターネット接続が正しく接続されている場合、ツールそのもの と、プロジェクトワークスペースの生成に使用されるコードライブ ラリを更新できます。

追加のSTM32Cubeライブラリをダウンロードしたり、古いバージョ ンを取得したりするには、相互運用性の理由から「新規ライブラリ のインストール」オプション(Alt+U)を使用します。 ただし、STM32CubeMXツールは、すべてのバージョンのライブラ

リ間でテストされているわけではありません。



MCUセレクタ・ウィンドウは、「New Project」オプションを選択した 後に表示されます。使用するMCUが決定されている場合は、フィ ルタ機能ですぐに検出されます。

まだ目的のMCUが決定していない場合は、アプリケーションの仕様、要求に基づいて、利用可能な製品をフィルタで選択できます。

				7	1	$\neg$		7 +1	、クク
				× .	<b>-</b>		ТУH.	ヘビレ	ノア
					-		-		•
- NX	New Project from a MCII								
	MCU/MPU Selector Board Selec	tor Cross Selector							
	WCO/WFO OElector   Doard Oelec	tor	Compa		184 52		Microelectronic	e with our colution	6
	Filters		Compa	ing Sin	IOAFSZ	BATA Dy ST	MICI Delectionic	s with our solution	5
			6576 (M223)	30 300	1.12.17				-
			Used ?	Importance	Category	Parametric	STM8AF528ATx	STM32L073VZTx	STM32L072RBTx
	Part Number Search:			-0	Product	Public Price	1.716 USD (for 10K)	2,332 USD (for 10K)	1.800 USD (for 10K)
	STM8AF528ATx-OFP80	~		-00					
	ormora ozorra ar r og			-00	System Core	busArch	8 bit	32 bit	32 bit
	Matching ST candidates (500)-			-00	System Core	core	STM8 at 24 MHz	ARM Cortex-M0+ at 32 MHz	ARM Cortex-M0+ at 32 MH:
	Part number	Match							
	122L073VZTx	75 %		_00	System Core	package	QFP80	QFP100	QFP64
類似度によって		75 %		-	real William				
	TT	75 %		-00	System Core	GPIO	68 io	84 io	51 io
ソートされた	CTx	74 %							
	BTx	74 %		-00	System Core	Temperature range	-40 °C to 125 °C	-40 °C to 125 °C	-40 °C to 125 °C
<u>SIM32777</u>	JRZTX ADEVICTY	74 %	-			receive (			
	1M32L475RCTX	73 %		-04	System Core	Voltage range	3.00 V to 5.50 V	1.65 V to 3.60 V	1.65 V to 3.60 V
	STM32L471VGTx	73 %							
	STM32L452VETx	73 %		-00	System Core	RAM	6 KB	20 KB	20 KB
	STM32L452RETXP	73 %						127722	1270721
	3L443RCTX	73 %		- OU	System Core	eeprom	2048 B	6144 B	6144 B
選択した製品と		10.70			0	Real.	0.00	100.100	100.100
		73 %		-00	System Core	nasn	04 ND	192 KD	126 KD
の評細比較	413VHIX E412VCTx	73%							
	432E412VETx	73%	( )		System Core	rouch Sensing	no	yes	yes
	STM32L496RGTxP	72 %							
	STM32L496RGTx	72 %							
	STM32L476RGTx	72 %	Hi	de unused		Show unused	Reset	comparison	Copy to clipboard
	CTINODI ADADDVV	70 0/	100						

既存のSTM32評価用ボードの構成は、「Board Selector」タブで 利用可能です。

たとえば、STM32L476G-EVALの評価用ボードを選択した場合、 LCD、ボタン、オーディオ、および通信インタフェイスのI/Oがロー ドされます。

ただし、ボード上の一部の通信インタフェイスは、ジャンパの再設 定後や、はんだブリッジを使用した後のオプションとしてのみアク セス可能です。

これらは、STM32CubeMXツールで事前定義されていません。

クロスセレクタでは 選んだ製品と、それに類似したSTM32をクロ スサーチすることが可能で、必要でない項目を外すことにより、 幅の広い検索が可能になります。



次のステップでは、使用するペリフェラルを選択し、該当する場合はピンの入出力を割り当てます。

独立したGPIOも構成できます。

信号はデフォルトのピンに割り当てられますが、別の位置に移動 させることもできます。

たとえば、I2C1ペリフェラルが有効にした場合、ツールは自動的 にデフォルトのピンにI2C1の機能を割り当てます。

このツールは、ペリフェラルと管理するソフトウェアコンポーネントとの間を自動的に結合します。



代替機能用に予約されているピンが増えるほど、他のペリフェラルの残りの構成の選択肢は減少します。

制限は、他のペリフェラルノードのアイコンの変更によって示されます。

ピンを左クリックして、代替機能を表示します。

ピンを右クリックして名前を付けるか、ピンの割り当てを選択しま す。

特定のペリフェラルが有効になっていない状態でピンアウトを選択した場合、またはピンアウトに問題がある場合は、ピンが緑色ではなくオレンジ色に変わります。

ピンの割当て(続き)

ペリフェラル設定の可能な状態について

・ 淡色表示:別のモードが設定されているため、そのペリフェラルは使用できない

- ・ 黄:そのペリフェラルは制限付きで使用可能
- ・ 赤:そのペリフェラルに必要な信号はピンにマッピングできない状態

信号はピンマッピング・ビュー上から直接設定、移動可能

- ・ ピンをクリックし、使用可能なペリフェラルのリストを表示、選択
- そのペリフェラルにおいて他に設定できるピンを表示するには、ピンをCtrlキーを押しながらクリック。他の場所にドラッグ&ドロップも可能
- 未設定のピンは、コード・ジェネレータが省電力アナログ・モードに設定

life.augmented

ペリフェラルモードには、さまざまな状態があります。

淡色表示:別のモードを設定する必要があるため、このペリフェラルは使用できません。マウスポインタを淡色表示モードに置くと、クロックソースが無効になっているか、他のペリフェラルの依存関係が必要になる場合もあります。

黄:一部のオプションで競合によってブロックされるため、モードは制限 付きで使用できます。たとえば、選択可能なクロックピンがすべて取られ るため、USARTが同期モードに設定されていない場合などがあります。 赤:このモードに必要な信号はピン配列にマッピングできません。これは、 重要な信号に他のペリフェラルが使用する代替ピンがすべて含まれた 場合などに発生する可能性があります。

信号はピンアウトビューから直接設定、または移動できます。 ピンをクリックして、可能な信号のリストを表示し、1つを選択します。こ れは、ペリフェラルが割り当てられていないGPIOに対して機能します。 信号の代替ピンを表示するには、Ctrlキーを押しながら信号をクリックし ます。その後、(Ctrlキーを押しながら)新しいピンに信号をドラッグ&ド ロップできます。

未使用のピンをすべてアナログに手動で設定する必要はありません。こ れを行う半自動化されたステップが、別のウィンドウで設定できます。



メインウィンドウの「Configuration」タブには、STM32CubeMXの セットアップに役立つ、構成可能なすべてのハードウェアおよびソ フトウェア・コンポーネントの概要が表示されます。

構成オプションにアクセスできる各ボタンには、構成状態を示す 小さなアイコンが表示されます。

既定の状態は構成されていません。ペリフェラルまたはミドル ウェアのボタンをクリックすると、その設定オプションが表示され ます。

すでに構成されている場合でも、さらなる変更が可能です。 警告サインは、不適切な構成に関する通知をし、この状態でコー ドが生成された場合、ペリフェラルは機能しません。

重大なエラーは赤い"X"で表され、続行するには構成を変更する 必要があります。

ペリフェラルやコンポーネントを追加するには、[Pinout & configuration]タブに戻ります。

			٦	ルウェ	アの	設定 🗖
	STM32CubeMX Untitled*: STM32	G070RBTx	Window	Help		
<ul> <li>サポートされている各ソフト</li> </ul>	CubeMX Home / STM32	G070RBTx / U	Jntitled - Pinout &	Configuration	GENERATI	
ウェア・コンポーネントに固有	Pinout & Configu	iration (	Clock Configuration	Project M	anager	Tools
のオプションを表示	Options	Additte	nai Sonwares	FATES Mode and Configur Mode	ration	
・すべての設定は、論理	USART3 USART3 USART4	User-defined Reset Configuration Set Defines	dvanced settings	Configuration		
グループに編成	Multimedia C	onfigure the below paran Q (Search (CrtI+F) < Version	neters :	0		Ð
<ul> <li>説明と制約は、クイック</li> <li>リファレンスに使用可能</li> </ul>	Computing ~	FATES version Function Parameters FS_READONLY (F FS_MINIMIZE (Min USE_STRFUNC ( USE_FIND (Find f USE_MKFS (Make	Read-only mode) imization level) String functions) unctions) filesystem function)	R0.12c Disabled Disabled Enabled with Disabled Enabled	h LF $ ightarrow$ CRLF conversion	
	Middleware V FATES FREERTOS	USE_FASTSEEK ( USE_EXPAND (USE_CHMOD (CF USE_CHMOD (CF USE_LABEL (Volu USE_FORWARD ( / Locale and Namespace	Fast seek function) se f_expand function) ange attributes function) me label functions) Forward function) e Parameters	Enabled Disabled Disabled Disabled		
	MCUs Selection Output Series	Li STM32G0x0 Value	nes ine STM320	Mcu G070RBTx LQf	Package FP64	Required Peripherals None

ミドルウェアソフトウェアコンポーネントには、それぞれ異なるオプ ションがありますが、すべて同様の方法で提示され、初期化オプ ションに簡単にアクセスでき、有益な説明を提供します。



STM32で利用可能な膨大な量のミドルウェアパックは、単一の パッケージとして配布するのは現実的ではありません。 [Pinout & configuration]タブの[Additional Software]リンクをクリッ クすると、選択したMCUで利用可能なほとんどのミドルウェアパッ ケージが見つかります。



ペリフェラルを設定する場合、ダイアログウィンドウには基本的な パラメータ、依存関係、および制約が表示されます。設定が必要 な項目についてはシンプルなドロップダウンメニューが使用され ます。

割り込み優先順位は「NVIC settings」タブでのみ設定できます。 ペリフェラルウィンドウは、各割り込みを有効または無効にする場 合にのみ使用できます。

[DMA settings]タブには、初期化に関連するDMA要求のすべて のパラメーターが含まれていますが、実行時パラメーター(開始 アドレスなど)はここで管理されません。

[GPIO settings]タブは、GPIOのパラメータと機能、ピンフィルタリング、および容易に識別を可能にするために各信号にラベル付けを定義するために使用されます。

		NVI	Cの設	定パス	ネル 🛛
オベエの割いれのための単	STM32CubeMX Untitled*: STM32G070RB	Tx			
ーのコントロール・パネル	CubeMX Home / STM32G070F	File Window RBTx / Untitled - Pinout 8	Help & Configuration	GENERATE CO	DE 🕈 🕹
	Pinout & Configuration	n Clock Configuratio	n Project Man	ager	Tools
優先順位とサブ優先順位を 管理	Options Categories A->Z	Auditorial Softwares	NVIC Mode and Configuration Mode	1	
日 <sup>4</sup>	System Core ~		Configuration		
リスト内の割込みの検索、	DMA GPIO IWDG	Code generation		Sort by Premp	tion Priority and Sub Priority
フィルタ処埋、亚ペ替え	A RCC A SYS WWDG	Search (CrtI+F) NVIC Internu	ıpt Table	O     O     Show only ena     Enabled     Preemption	Priority Uses FreeRTOS
[コード生成]タブで、	Analog V Pendable	t interrupt ervice call via SWI instruction erequest for system service		0 20 0 20 3	
割込みの初期化をカスタマ	ADC1 Time bas	e: System tick timer rupt through EXTI line 16 bal interrupt sal interrupt		3	
イズ可能	ADC1 intr TIM14 glo Timers > TIM16 glo	ibal interrupt ibal interrupt			
	Connectivity V USART1	al interrupt al interrupt global interrupt / USART1 wake-up interrupt th global interrupt / USART2 wake-up interrupt th	hrough EXTI line 25		
	SI2C1 I2C2 IDTIM	group mendpi / Gons i z wake-up iliteriupi i	Enabled Preemption Priority	Uses FreeRTOS function	IS .
	MCUs Selection Output Series	Lines	Мси	Package	Required Peripherals
	⊘ STM32G0 S	TM32G0x0 Value line STM3:	2G070RBTx LQFP6	4 Nor	ne

使用可能な割り込みと有効な割り込みの概要とその優先順位が 一度に表示される分かりやすい画面は、STM32CubeMXのもう1 つの利点です。このウィンドウは、選択したペリフェラルの割り込 みを有効にし、優先順位を構成するために使用されます。

		DM	Aの設定	パネル 💶
<ul> <li>メモリからメモリを今むすべて</li> </ul>	STM32CubeMX Untitled*: STM32G070RBTx STM32 CubeMX Home / STM32G070RBT	ile Window	Help	
のDMA要求を管理	Pinout & Configuration	Clock Configuration Additional Softwares	Project Manager Pinout DMA Mode and Configuration	Tools
<ul> <li>方向、優先度、その他の設定 を構成</li> </ul>	Cetegories A-SZ ADC1 CRC DMA FAFEROS GFIO Ø I2C1 I2C2 I2C2 I2C2 I2C2 IZC2	MemToMem  est Generator Settings  neration Signal  rity  mber  est Synchronization Settings  chronization	Mode Configuration Data Width	
	TIM3 TIM6 TIM7 TIM15 Synchronia Signal pola Signal pola Signal pola Enable eve USART2 USART2 USART3 MCUS Selection Output Costu2200 Series	ation signal rity nt imber 2000 Volum line		Ackage     Required Peripherals

対応するDMAチャネルのタブを選択し、指定されたペリフェラル のDMAを追加するには、「Add」ボタンをクリックします。 すべての構成オプションを確認してください。これはDMAチャネル を構成しますが、DMA転送を完全には記述しません。 これは、アプリケーション上で行う必要があります。



ピン設定ウィンドウのGPIOタブは、各ピンの構成と初期化設定を 容易にします。

各ピンは、ピン構成の概要とユーザーラベルを示すテーブル形 式でリストされています。

ドロップダウンメニューを使用して、選択したピンの並べ替え、検索、変更が可能です。

ツールによって割り当てられた既定値では、特定のペリフェラル 構成では機能しない場合があります。

ツールで選択したGPIO速度がペリフェラルの通信速度に対して 十分であることの確認や、必要に応じて内部プルアップ等の設定 が可能です。

設定を素早く割り当てるには、ピンを個別に設定するのではなく、 ピンのグループを選択してみてください。タブを使用して、特定の ペリフェラル専用のピングループを取得します。

初期化中に適用される設定はユーザープログラム実行中に変更 できますが、それはSTM32CubeMXツールのサポート範囲外であ ることに注意してください。



すべての入力、出力、およびペリフェラルを構成すると、コードを 生成する準備が整います。

まず、メインウィンドウの「プロジェクト」メニューで設定を確認します。

Keil、IAR、およびCubeIDEのツールチェーン向けに、プロジェクト を生成するためサポートされているいくつかの開発ツールの1つ を選択します。

ユーザーが後から追加したカスタムコードに影響を与えずに、 STM32CubeMXを使用して初期化設定をさらに変更するには、 ユーザーコードを"USER CODE"コメントブロックの制約の間に記 述する必要があります。

このオプションを有効にする方法については、この後のスライドで説明します。



クロックコンフィグレーションタブには、クロックパスの概略図と、 すべてのクロックソース、逓倍回路、乗数が表示され、実際のク ロックの速度が表示されます。

アクティブなクロック信号と有効なクロック信号は青色でハイライ ト表示されます。

ドロップダウンメニューとボタンは、実際のクロック構成を変更するのに役立ちます。



クロックコンフィグレーションタブには、クロックパスの概略図と、 すべてのクロックソース、逓倍回路、乗数が表示され、実際のク ロックの速度が表示されます。

アクティブなクロック信号と有効なクロック信号は青色でハイライ ト表示されます。

ドロップダウンメニューとボタンは、実際のクロック構成を変更するのに役立ちます。



このウィンドウは、プロジェクトを保存するときに使用できます (Save as..)。toolchainフォルダは、実際のツールチェーンアプリ ケーションの場所ではなく、ツールチェーンのワークスペースを配 置する場所を指します。このダイアログウィンドウの限定バージョ ンは、プロジェクト設定を表示するAlt + Pショートカットを使用して 使用することもできます。



STM32CubeHALライブラリは、さまざまな方法でプロジェクトに関連付けられます。プロジェクトをコンパクトパッケージとして移行する場合、またはライブラリコードをカスタマイズする必要がある場合は、[copy]オプションを選択します。ライブラリを元の場所に保持しておくと、複数のプロジェクト間でライブラリの最新バージョンを簡単に共有できます。

また、stm32G4xxx\_hal\_msp.cファイル内のすべてのペリフェラル の初期化コードを生成したり、ペリフェラルごとに1つのファイルと して生成したりすることもできます。

古いファイルをバックアップまたは削除するオプションは、推奨されるワークフローです。オプションは再生成機能に関連付けられていることを覚えておいてください。ここでも、"再生成時にユーザーコードを保持する"オプションが有効になります。

「Set all free pins as analog」設定は消費電力を抑えるのに役立ちますが、SWD/JTAGインタフェイスがピンアウトタブで選択されていない場合、このオプションはデバッグインタフェイスを無効にします。

"完全なアサート"はHAL関数に渡されるパラメータをチェックする ことを可能にし、過度のデバッグ作業を行わずにユーザーコード 内のバグを明らかにするのに役立ちます。



life.augmented

ユーザーインタフェイスは優れたツールであり、すべてのSTM32 マイクロコントローラーのユニバーサルアシスタントです。ただし、 多様化したSTM32ポートフォリオの有用な概要を提供しながら、 各製品のすべての詳細に取り組むことはできません。 疑問がある場合は、より詳細で正確な情報について、リファレン スマニュアルまたはデータシートを参照してください。詳細につい ては、アプリケーションノートとサンプルをお読みください。 STM32CubeMXを使用してアプリケーションを起動し、動作するプ ロトタイプをすばやく取得してから、動的な変更が必要な場合に コードを変更するのが一般的な方法です(通常、同じアプリケー ションで別のクロックまたは新しいGPIO構成をサポートするため)。 ユーザーがSTM32CubeMXジェネレーターによって定義された ユーザー領域内にコードを記述した場合、ユーザーインタフェイ スのトップレベルでいくつかの変更が必要な場合は、最初の STM32CubeMXセットアップに戻すことができます。これには通常、 GPIOピン構成の追加、別のクロックの選択、NVIC優先度の変更 などが含まれます。



組み込みアプリケーションを開発する場合、低消費電力が主な 設計目標であることがよくあります。データシートから電力消費レ ベルを抽出するのは大変な作業となります。消費電力計算ツー ルは、データシート値を抽出し構成可能なシナリオから有益な見 積もりを生成することで、タスクを簡略化します。

## イントロダクション 26

- 消費電力計算機能(Power Consumption Calculator : PCC)は、データベースからの 一般的な値を使用し、STM32MCUの消費電力、DMIPS、およびバッテリの寿命を推定
- STM32CubeMXに統合されたGUIツール
- 妥当性チェックを使用し、構成可能なシナリオを使用
- バッテリ・セレクタを使用するか、カスタム・バッテリを定義
- 他のMCUや他の電源オプションとの比較が容易
- レポートのインポート、エクスポート、生成



消費電力計算機能は、メインまたは補助電源として使用される バッテリ寿命を推定するためにも使用できます。シーケンスは簡 単にインポートおよびエクスポートできます。不正な状態遷移も 検出されます。2つの異なるMCUのシーケンス実行を比較してレ ポートを生成することもできます。



消費電力計算機能は、STM32CubeMXメインウィンドウの4番目のタブにあります。ウィンドウはさらに複数のウィンドウに分割されています。

ー般設定ウィンドウには、一般的な動作条件と現在選択されているMCUが表示されます。

2番目のウィンドウには、シミュレーションシーケンスとそのコント ロールが表示されます。

シミュレーションを実行するボタンはありません。結果は即座に表示されます。

・ 使用するMCUUtSTM32CubeMXから取得	STM32G070RB1	Гх
• データシートへの直接リンクを使用し、より詳細な情報を取得可能	Series Line <u>Datasheet</u>	STM32G0 STM32G0x0 Val DS12766_Rev0
・パーノークの、翌日	T <sub>A</sub> 25°C / V <sub>DD</sub> 1	.8V
<ul> <li>ハフメータの迭折</li> <li>・温度および電圧の選択は、選択したMCUに応じて制限される場合がある</li> </ul>	T <sub>Ambient</sub> V <sub>DD</sub>	25°C 1.8
	Li-MnO2(CR247	7) (1x1)
• バッテリーの選択-既存または独自の定義	Change	Reset
• バッテリーは容量、電圧、自己放電、電流制限によって定義	In Series 1 🗘	In Parallel 1 🌲
	Capacity	850.0 mAh
• インフォメーションノート	Self Discharge	0.12 %/month
• 見積の制限について警告が目的	Max Cont Curren	nt 2.0 mA
	Information Note	s
	11.1	

ー般的なPCC設定ウィンドウは、ほとんどが有益で、選択した MCUとデフォルトの電源を要約します。 選択したMCUと利用可能な電力消費データに応じて、温度や電 Eなどのパラメータを定義することもできます。 [バッテリセレクション]は、バッテリタイプを選択または定義するた めに使用します。バッテリソースはオプションであり、定義されて いる場合は選択されたシーケンスステップでのみ使用でき、独立 して動作し外部電源に接続されたデバイスをシミュレートします。 情報とヘルプセクションには、ユーザーに役立つメモが含まれて います。

							÷	_ /- ^ -	7 1	塘筑 _
								- / / /	$\sim$ U	「一時え」
• */-	_ <i>_</i> ,	ッフ/十順ウ	ミルト	けらわた	マチッ	プた	セット			
	/-	ノハロ原门	ינין א		~ / /	~ ~				
	+ ~ -					思ナこス	MOUた使用L			
眈	仔の人	エツノを			-	用よう				
追加	または	複製し、新				$(\mathcal{V})^{-}$	ケンスを比較		提案さ	れた電源
しい	ステッ	プを作成 ノ							ステップ	『の遷移が
			R	既存のシーケ	ンス				有効か	どうかを
			7	をロード  て渡	百合 /					ちょう アカショオ シング しょう しょう しょう しょう しょうしょう しょうしょう しょうしょう ちょうしょう しょうしょう しょう
			20	をロードして通	國合				自動的	りに確認
				をロードして通	國合				自動的	りに確認
	Stan			をロードして通	面合			- Ter Cher	自動的	りに確認
	Step-			をロードして通	通合 quence			Transitions Chec	自動的 ker	りに確認
	Step-	i î	E		如合 quence 定	B	団 型	Transitions Chec	自動的 ker	りに確認
	Step-	nce Table		をロードして通 記 5 さ	如合 quence 已		छ ट ग्र	Transitions Chec	自動的 ker	りに確認
	Step- (+) Seque Step	nce Table Mode	ĒĴ	をロードして通 副 っ d Range/Scale	quence	CPU/Bus	الله     الله       الله     الله       Fr     Clock Config	Transitions Chec	自動的 ker 3 Step Currer	うに確認 nt Duration
	Step- + Seque 1	TANDOX	≣Ĵ I.8 1.8	をロードして通 記 5 d Rangel/Scale Rangel-High	如合 Quence P Memory FLASH	CPU/Bus 16 MHz	Clock Config HSE BYP	Transitions Chec On Log Peripherals ADC1.fs_10_ksps GPI	自動的 ker 3 Step Currer 2.55 mA	
	Step- (+) Seque 1 2 3	Mode RUN STANDBY LOWPOWER RUN	E1	をロードして通 Range/Scale Range1-High NoRange NoRange	Memory FLASH FLASH FLASH	CPU/Bus 16 MHz 16 MHz 2 MHz	Clock Config HSE BYP HSI HSI Reputator LP	Transitions Chec     On Log     Perpherals     ADC1.fs_10_ksps GPI     GPIOA GPIOB GPIOC G	自動的 step Currer 2.55 mA 770 nA 495 73 uA	りに確認
	Step- + Seque 1 2 3 4	Mode RUN STANDBY LOWPOWER_RUN LOWPOWER SI EFP	EĴ 1.8 1.8 1.8 1.8 1.8 1.8	をロードして通 Range/Scale Range1-High NoRange NoRange NoRange	A quence	CPU/Bus 16 MHz 16 MHz 2 MHz 1 MHz	Clock Config HSE BYP HSI Regulator_LP HSI Regulator_LP	Peripherals ADC1.fs_10_ksps GPI GPIOA GPIOB GPIOC G IOPORT Bus RTC RTC	自動的 ker 2.55 mA 770 nA 496.73 µA 243 3 µA	りに確認
	Step- (+) Seque 1 2 3 4 5	The second secon	E) 1.8 1.8 1.8 1.8 1.8 3.0	をロードして通 Range/Scale Range1-High NoRange NoRange NoRange NoRange	Memory FLASH FLASH FLASH FLASH FLASH FLASH FLASH FLASH	CPU/Bus 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 16 MHz	E. Clock Config HSE BYP HSI Regulator_LP HSI Regulator_LP HSI Regulator_LP	Transitions Chect     On Lo     Peripherals     ADC115_10_ksps GPI     GPI0A GPI0B GPI0C G.     IOPORT_BUS RTC RTC.	自動的 <u>Step Currer</u> 2.55 mA 770 nA .496.73 µA .243.3 µA 2 nA	りに確認
	Step- (+) Seque Step 1 2 3 4 5 6	Totale Totale RUN STANDBY LOWPOWER_RUN LOWPOWER_SLEEP VBAT RUN	til 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8	をロードして通 Range/Scale Range1-High NoRange NoRange NoRange NoRange Range2-Medium	Memory FLASH FLASH FLASH FLASH FLASH SRAM1 Flash.	CPU/BUS 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 4 MHz	Fr. Clock Config HSE BYP HSI HSI Regulator_LP HSI Regulator_LP HSI Regulator_LP HSE BYP	Peripherals ADC1.fs_10_ksps GPI GPIOA GPIOB GPIOC G IOPORT_BUS RTC RTC. GPIOA GPIOB GPIOC G GPIOA GPIOB GPIOC G	自動的 <u>Step Currer</u> 2.55 mA 770 nA 496.73 µA 243.3 µA 2 nA 559.26 µA	nt Duration 1 ms 1 ms 1 ms 2 ms 1 ms 1 ms 1 1300 µs
	Step-	Mode RUN STANDBY LOWPOWER_RUN LOWPOWER_SLEEP VBAT RUN SLEEP	1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8	をロードして通 Range/Scale Range1-High NoRange NoRange NoRange NoRange Range2-Medium Range2-Medium	Autors of the second se	CPU/EUS 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 16 MHz 4 MHz 8 MHz	Fr. Clock Config HSE BYP HSI HSI Regulator_LP HSI Regulator_LP HSI Regulator_LP HSE BYP HSE BYP	Transitions Chec On Log Peripherals ADC1.fs_10_ksps GPI GPIOA GPIOB GPIOC G. IOPORT_BUS RTC RTC. GPIOA GPIOB GPIOC G. GPIOA GPIOB GPIOC G.	自動的 <u>Step Currer</u> 2.55 mA 770 nA .496.73 µA 2 nA 559.26 µA .489.02 µA	ht Duration 1 ms 1 ms 1 ms 2 ms 1 ms 1 300 μs 2 ms
	- Step - - - Seque 1 2 3 4 5 6 7 8	Mode RUN STANDBY LOWPOWER_RUN LOWPOWER_SLEEP VBAT RUN SLEEP STOP0	Ef Vop 1.8 1.8 1.8 1.8 1.8 1.8 3.0 1.8 3.0	Range/Scale Range1-High NoRange NoRange NoRange NoRange Range2-Medium Range2-Medium NoRange	Memory FLASH FLASH FLASH FLASH FLASH FLASH FLASH SRAM1 Flash FLASH SRAM1 Flash FLASH FLASH	CPU/Bus 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 4 MHz 16 MHz 16 MHz	Clock Config HSE BYP HSI HSI Regulator_LP HSI Regulator_LP HSI Regulator_LP HSE BYP HSE BYP HSE BYP HSLKERON	Transitions Chec On Lo Perpherals ADC1.fs_10_ksps GPI GPIOA GPIOB GPIOC G. IOPORT_BUS RTC RTC. GPIOA GPIOB GPIOC G. GPIOA GPIOB GPIOC G.	自動的 Step Currer 2.55 mA 770 nA 770 nA 770 nA 243.3 µA 243.3 µA 259.26 µA 489.02 µA 308 µA	nt <u>Duration</u> 1 ms 1 ms 1 ms 2 ms 1 ms 1 2 ms 1 100 μs 2 ms 500 μs
	Step-	Terrer Table Terrer Table RUN STANDBY LOWPOWER_RUN LOWPOWER_SLEEP VBAT RUN SLEEP STOP0	E1 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.	Range/Scale Range1-High NoRange NoRange NoRange NoRange Range2-Medium Range2-Medium NoRange	Memory FLASH FLASH FLASH FLASH FLASH FLASH SRAM1 Flash FLASH FLASH FLASH FLASH FLASH	CPU/Buss 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 4 MHz 8 MHz 16 MHz	E. Clock Config HSE BYP HSI HSI Regulator_LP HSI Regulator_LP HSI Regulator_LP HSI BYP HSE BYP HSE BYP HSL KERON	Transitions Chect     On Log     Peripherals     ADC1fs_10_Ksps GPI     GPI0A GPI0B GPI0C G.     IOPORT_Bus RTC RTC.     GPI0A GPI0B GPI0C G.     GPI0A GPI0B GPI0C G.     GPI0A GPI0B GPI0C G.	自動的 <u>Step Currer</u> 2.55 mA 770 nA 496.73 µA 243.3 µA 259.26 µA 489.02 µA 308 µA	りに確認
	Step- + Seque 1 2 3 4 5 6 7 8	Comparison of the second seco	EJ 1.8 1.8 1.8 1.8 1.8 1.8 1.8 1.8	Range/Scale Range1-High NoRange NoRange NoRange NoRange Range2-Medium Range2-Medium NoRange	Memory FLASH FLASH FLASH FLASH FLASH FLASH SRAMI Flash. FLASH FLASH FLASH FLASH	CPU/Gus 16 MHz 16 MHz 2 MHz 1 MHz 16 MHz 4 MHz 8 MHz 16 MHz	Image: Control of the second secon	Transitions Chec On Log Peripherals ADC1.fs_10_ksps GPI GPIOA GPIOB GPIOC G IOPORT_BUS RTC RTC. GPIOA GPIOB GPIOC G GPIOA GPIOB GPIOC G	自動的 <u>Step Currer</u> 2.55 mA 770 nA 496.73 µA 213.3 µA 2 nA 559.26 µA 489.02 µA 308 µA	Nt Duration 1 ms 1 ms 1 ms 2 ms 1 ms 1 300 μs 2 ms 500 μs

「シーケンステーブル」では、異なる期間と構成を持つ一連のス テップを設定します。その長さは事実上無制限です。 シーケンスは、ロード、変更、再利用できます。 個々のステップは、ユーザーインタフェイスを使用してシーケンス 内で複製および再配置できます。 有効にすると、すべての状態遷移が、頻度または電力範囲で不 正にジャンプすることを防ぐために、基本的な有効性ルールに対

してチェックされます。問題のあるステップは、シーケンステーブルで即座に強調表示されます。

「ログを表示」ボタンをクリックすると、詳細な説明が表示されます。 「比較」機能は、保存されたシーケンスと現在のシナリオでのパ ワーとパフォーマンスの比較を表示します。異なるMCUを含む異 なる構成は、相互に対して評価することができます。

	Edit Step
電源モードの選択により、どのペリフェラル が使用可能かがわかる	Chable All IPs     Disable All IPs     Enable IPs from Proout       PowerMemory     Peripherals     Peripherals       Power Mode     RUN     Peripherals       Power Range     Range1-High     Image1
レギュレータの設定は、パフォーマンスと消 費のバランスが必要	Memory Fetch Type FLASH V <sub>DD</sub> Votage Source Vbus I.8 Votage Source Vbus I.8 I.
コード実行元のメモリ、およびプリフェッチと バスオプションを選択	- Locks         - DBGMCU           CPU Frequency         B MHz           Interpolation Ranges         - DBGMCU           User Choice (Hz)         - DAA
Vdd-いくつかの設定が利用可能	Clock Configuration HSE BVP - GPIOB
このオプションはバッテリ寿命の計算のため に用意されている	Coptional Settings <ul> <li>GPIOD</li> <li>GPIOD</li> <li>GPIOT</li> <li>GPIOT<!--</td--></li></ul>

電源ステップは、このダイアログウィンドウで追加または編集できます。 トランジションチェッカーが有効になっている場合、新しいステップに 許可された値が事前設定されます。

電源ステップはいくつかの特性によって決定され、電源モードが最も 重要なパラメータです。各電源モードの可用性と特性については、リ ファレンスマニュアルまたはデータシートに記載されています。電源 モードの選択は、他の設定、インタフェイス、および電源/パフォーマ ンスバランスの可用性に最も大きな影響を与えます。

電圧レギュレータは、コア電圧を設定します。低電圧ではシステムク ロック周波数が制限されますが、消費電力が大幅に削減されることが 期待できます。詳細については、データシートを参照してください。 命令が取り出されるアドレスと関連する設定は、電力消費と使用可能 なクロック速度にも影響を与えます。

電力消費を計算する電源電圧。実際の電圧が使用できない場合は、 最も近い値を使用します。

最後のオプションは、デバイスがバッテリドレインモデルでUSBに接続 されている場合など、ケースを除外するために存在します。

電源モードの詳細については、システム電源制御モジュールのトレー ニングプレゼンテーションを参照してください。



クロックの設定は、電源とメモリの両方の設定と、使用可能な測 定データによって制限される場合があります。オプションの完全 なリストについては、ドキュメントを参照してください。 使用されていないペリフェラルのクロックを無効にすると、確実に 消費電力を節約できます。ステップの持続時間中に電源が供給

できるペリフェラルを確認できます。「インポート」ボタンをクリックすると、生成されたコードで初期化されるすべてのペリフェラルが 選択されます。

最後に、ステップ期間と追加の消費設定を定義します。追加の消費は、LED、ボタン、通信インタフェイスなど、ピンに接続されているさまざまな負荷によって表されます。



消費電力計算機は、強力なプレゼンテーションツールを備えてい ます。[Ext. Display]ボタンをクリックすると、レポートが別のウィン ドウに表示されます。

現在の消費見積もりをグラフィカル形式でプロットするには、さま ざまな方法があります。デフォルトの方法は、電源ステップの シーケンスと時間経過に対する消費に基づいています。 または、さまざまなモードで消費されるエネルギーの割合をグラ フ化することもできます。円グラフには、各モードのシェアが表示 されるか、または実行モードと低電力モードのみが表示されるよ うに分割できます。

また、ペリフェラルの消費電力を分割し、その電力要件をグラフ にプロットすることも可能です。デジタルペリフェラルのみ、アナロ グペリフェラルのみ、または両方を含む混合ビューをプロットでき ます。



拡張子が.iocのファイルには、静的な初期化設定が含まれています。電源シーケンスは.pcs拡張子を使用して保存されます。 PDFレポートが生成され、簡略化されたテキストと、ピンアウトされた個別のJPGイメージファイルが生成されます。

- 詳細は以下の資料を参照
  - UM1718-ユーザーマニュアル
  - DB2163-製品仕様
  - TN0072-製品テクニカルノート
  - RN0094-製品リリースノート
  - STウェブサイトからツールをダウンロード www.stmcu.jp



STM32CubeMXコード生成ツールの使用に関する詳細について、 またこのスライドに記載されているドキュメントはwww.stmcu.jpか らダウンロードできます。 ありがとうございました。

参照

34